

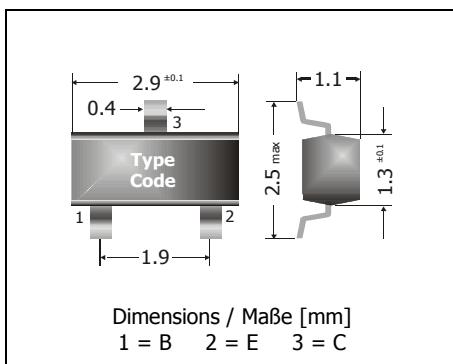
## MMBTA05 / MMBTA06

**NPN**

**Surface mount general purpose Si-epitaxial planar transistors**  
**Vielzweck Si-Epitaxial Planar-Transistoren für die Oberflächenmontage**

**NPN**

Version 2007-06-25



Power dissipation

250 mW

Verlustleistung  
Plastic caseSOT-23  
(TO-236)

Kunststoffgehäuse

Weight approx. – Gewicht ca.

0.01 g

Weight approx. – Gewicht ca.  
Plastic material has UL classification 94V-0  
Gehäusematerial UL94V-0 klassifiziertStandard packaging taped and reeled  
Standard Lieferform gegurtet auf Rolle**Maximum ratings ( $T_A = 25^\circ\text{C}$ )****Grenzwerte ( $T_A = 25^\circ\text{C}$ )**

		<b>MMBTA05</b>	<b>MMBTA06</b>
Collector-Emitter-volt. - Kollektor-Emitter-Spannung	B open	$V_{CEO}$	60 V
Collector-Base-voltage - Kollektor-Basis-Spannung	E open	$V_{CBO}$	60 V
Emitter-Base-voltage - Emitter-Basis-Spannung	C open	$V_{EBO}$	4 V
Power dissipation – Verlustleistung		$P_{tot}$	250 mW <sup>1)</sup>
Collector current – Kollektorstrom (dc)	$I_C$		500 mA
Base current – Basisstrom	$I_B$		100 mA
Peak Base current – Basis-Spitzenstrom	$I_{BM}$		200 mA
Junction temperature – Sperrsichttemperatur	$T_j$		-55...+150°C
Storage temperature – Lagerungstemperatur	$T_s$		-55...+150°C

**Characteristics ( $T_j = 25^\circ\text{C}$ )****Kennwerte ( $T_j = 25^\circ\text{C}$ )**

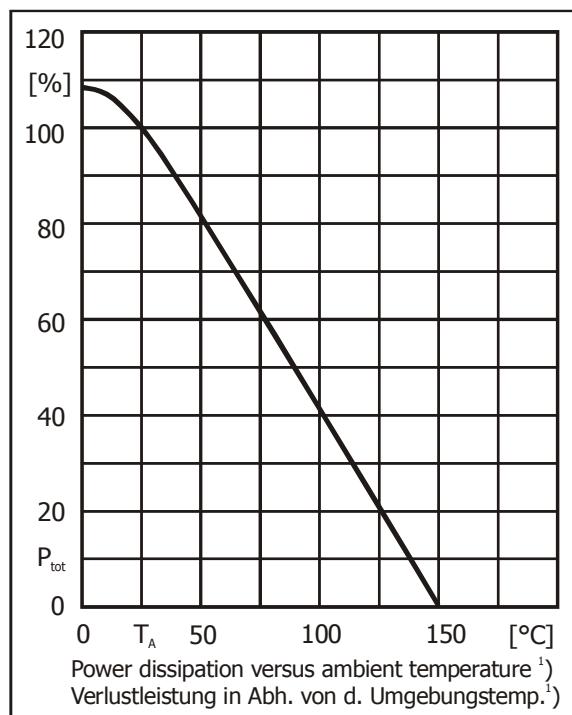
		<b>Min.</b>	<b>Typ.</b>	<b>Max.</b>
Collector-Base cutoff current – Kollektorreststrom				
$I_E = 0, V_{CB} = 60 \text{ V}$	MMBTA05	$I_{CBO}$	–	100 nA
$I_E = 0, V_{CB} = 80 \text{ V}$	MMBTA06	$I_{CBO}$	–	100 nA
Emitter-Base cutoff current – Emitterreststrom				
$I_C = 0, V_{EB} = 4 \text{ V}$		$I_{EBO}$	–	100 nA
Collector saturation voltage – Kollektor-Sättigungsspannung <sup>2)</sup>				
$I_C = 100 \text{ mA}, I_B = 10 \text{ mA}$		$V_{CEsat}$	–	250 mV
Base saturation voltage – Basis-Sättigungsspannung <sup>2)</sup>				
$I_C = 100 \text{ mA}, I_B = 10 \text{ mA}$		$V_{BEsat}$	–	1.2 V

1) Mounted on P.C. board with 3 mm<sup>2</sup> copper pad at each terminal  
 Montage auf Leiterplatte mit 3 mm<sup>2</sup> Kupferbelag (Lötpad) an jedem Anschluss

2) Tested with pulses tp = 300 µs, duty cycle ≤ 2% – Gemessen mit Impulsen tp = 300 µs, Schaltverhältnis ≤ 2%

**Characteristics ( $T_j = 25^\circ\text{C}$ )**

		<b>Min.</b>	<b>Typ.</b>	<b>Max.</b>
DC current gain – Kollektor-Basis-Stromverhältnis $V_{CE} = 1 \text{ V}, I_c = 10 \text{ mA}$ $V_{CE} = 1 \text{ V}, I_c = 100 \text{ mA}$	$h_{FE}$ $h_{FE}$	100 100	– –	– –
Gain-Bandwidth Product – Transitfrequenz $V_{CE} = 2 \text{ V}, I_c = 10 \text{ mA}, f = 100 \text{ MHz}$	$f_T$	100 MHz	–	–
Thermal resistance junction – ambient air Wärmewiderstand Sperrsicht – umgebende Luft	$R_{thA}$	$< 420 \text{ K/W}^1)$		
Recommended complementary PNP transistors Empfohlene komplementäre PNP-Transistoren		MMBTA55, MMBTA56		
Marking - Stempelung		MMBTA05 = 1H MMBTA06 = 1GM		



<sup>1</sup> Mounted on P.C. board with  $3 \text{ mm}^2$  copper pad at each terminal  
Montage auf Leiterplatte mit  $3 \text{ mm}^2$  Kupferbelag (Lötpad) an jedem Anschluss